

## COMPILADORES

2ª Prova - 06/12/2010 - Prof. Marcus Ramos

1. (2 pontos) Descreva em detalhes o que acontece em cada uma das subfases (i) identificação e (ii) verificação de tipos durante a fase de análise de contexto. Exemplifique.
2. (2 pontos) Descreva e exemplifique:
  - a. Em que consiste a alocação de dinâmica de variáveis e no que ela difere das alocações estática e automática;
  - b. Que tipo de problemas a alocação dinâmica impõe para o sistema de execução;
  - c. Que tipo de estratégias são usadas para resolver esses problemas?

3. (2 pontos) Obtenha um padrão de geração de código para a operação de indexação:

*fetch* ( $I[e_1, e_2, \dots, e_n]$ ), correspondente à declaração de uma matriz de  $n$  dimensões  $I$ :

$I$ : array [ $\text{min}_1.. \text{max}_1$ ] of array [ $\text{min}_2.. \text{max}_2$ ] of ... array [ $\text{min}_n.. \text{max}_n$ ] of  $t_n$ ;

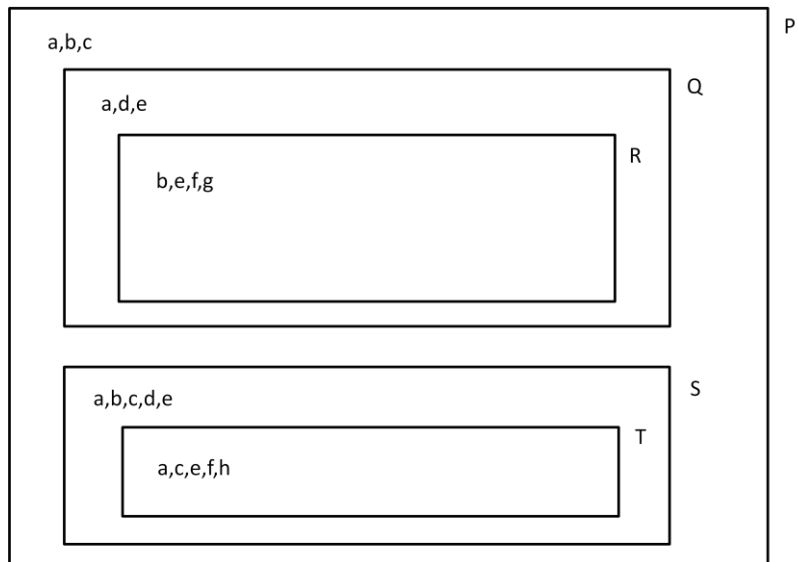
Considere dados  $\text{size}(t_1), \text{size}(t_2), \dots, \text{size}(t_n)$  e também que  $\text{address}(I)$  é representado pelo par  $d[r]$ . Construa o seu padrão usando as instruções da linguagem TAM e também outras funções de código que você considere necessárias.

O padrão deve gerar as instruções que correspondam à avaliação da expressão:

$\text{address}(I[e_1, e_2, \dots, e_n]) = \text{base}(I) + (e_1 - \text{min}_1) * \text{size}(t_1) + \dots + (e_n - \text{min}_n) * \text{size}(t_n)$

```
fetch ( $I[e_1, e_2, \dots, e_n]$ ) =  
  LOADA  $d[r]$            //  $d[r]$  corresponde o endereço da matriz  $I$   
  evaluate ( $e_1$ )  
  LOADL  $\text{min}_1$   
  SUB  
  LOADL  $\text{size}(t_1)$   
  MUL  
  ADD  
  evaluate ( $e_2$ )  
  LOADL  $\text{min}_2$   
  SUB  
  LOADL  $\text{size}(t_2)$   
  MUL  
  ADD  
  ...  
  evaluate ( $e_n$ )  
  LOADL  $\text{min}_n$   
  SUB  
  LOADL  $\text{size}(t_n)$   
  MUL  
  ADD  
  LOADI
```

4. (2 pontos) Considere o programa cuja estrutura de blocos é apresentada a seguir:



Mostre:

- O escopo de cada um dos nomes declarados nesse programa;
- A conteúdo da tabela de símbolos durante a compilação do bloco R;
- A conteúdo da tabela de símbolos durante a compilação do bloco T;
- A situação da pilha de execução considerando o fluxo  $P \rightarrow S \rightarrow T \rightarrow T \rightarrow Q \rightarrow R$ ;
- A situação da pilha de execução considerando o fluxo  $P \rightarrow Q \rightarrow R \rightarrow Q \rightarrow R \rightarrow S \rightarrow T$ ;

Nos dois últimos casos, identifique e posicione claramente:

- A alocação das variáveis;
- A situação do links estáticos;
- A situação dos links dinâmicos;
- Todos os demais registradores e informações relacionadas.

$a_p$ : P-Q-S  
 $b_p$ : P-R-S  
 $c_p$ : P-S  
 $a_Q$ : Q  
 $d_Q$ : Q  
 $e_Q$ : Q-R  
 $b_R$ : R  
 $e_R$ : R  
 $f_R$ : R  
 $g_R$ : R  
 $a_S$ : S-T  
 $b_S$ : S  
 $c_S$ : S-T  
 $d_S$ : S  
 $e_S$ : S-T  
 $a_T$ : T  
 $c_T$ : T  
 $e_T$ : T  
 $f_T$ : T  
 $h_T$ : T

a	0	
---	---	--

b	0	
c	0	
a	1	
d	1	
e	1	
b	2	
e	2	
f	2	
g	2	

a	0	
b	0	
c	0	
a	1	
b	1	
c	1	
d	1	
e	1	
a	2	
c	2	
e	2	
f	2	
h	2	

5. (2 pontos) Considere o seguinte programa escrito em Pascal:

```

program P;
  var a,b: integer;
  procedure Q (c: real);
    var d: boolean;
    procedure R (e: integer);
      var f,g: real;
      begin
        while ((f*e+b)<(g+c-a)) or d do
          if a=f then b:=0 else c:= 1;
        end;
      begin
        ...
      end;
    begin
      ...
    end;
  begin
    ...
  end;

```

Suponha que  $P \rightarrow Q \rightarrow R$ . Mostre o código gerado para o corpo do procedimento R (na linguagem TAM) considerando os endereços de cada uma das variáveis envolvidas (par deslocamento / registrador) e os seguintes tamanhos: *size* (endereço)=4, *size* (integer)=2, *size* (real)=4, *size* (boolean)=1.

```

L_001   LOAD      12[LB]    // f
        LOAD      -2[LB]   // e
        MUL
        LOAD      2[SB]    // b
        ADD
        LOAD      16[LB]   // g
        LOAD      -4[L1]   // c

```

```
ADD
LOAD      0[SB]      // a
SUB
LOAD      12[L1]     // d
OR
JUMPIF    (0)  L_002
LOAD      0[SB]      // a
LOAD      12[LB]     // f
EQUAL
JUMPIF    (0)  L_003
LOADL 0
STORE     2[SB]      // b
JUMP     L_004
L_003    LOADL 1
STORE     -4 [L1]]   // c
L_004
L_002    JUMP  L_001
```